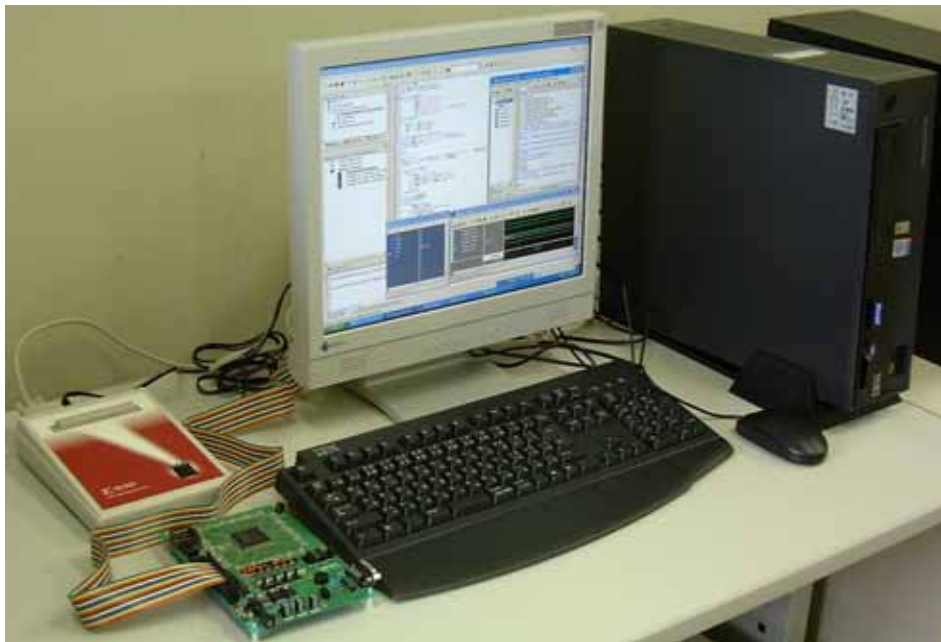


導入年度	H 1 5 年	設備名	F P G A (Field Programmable Gate Array) 作製システム			
メーカー	ザイリンクス社(米国)	型式	ISE6.1	設置室	開放試験室(電子)	

《 概 要 》

FPGA (書き換え可能な大規模集積回路) を試作する装置で、評価ボードを使用することで、FPGA の動作を確認することが可能

《 装置外観 》



《 仕 様 》

開発ソフトウェア : ISE-Foundation6.1

機 能 : HDL・回路図入力による開発、論理合成、配置配線

シミュレータ : Mentor Graphics 社 ModelSim

評価ボード : Spartan- (ザイリンクス社 FPGA) 用、XC9500XL (ザイリンクス社 CPLD) 用

ROMライター : PROM、CPLD 書き込み用

《用途例》

- ・ これまでソフトウェアで実行していた処理 (信号処理、画像処理) の IC 化、高速化
- ・ プリント基板の高機能化、小型専用化