

電子回路の低コスト設計及び解析技術コース

受講者募集のご案内

電子回路部品は汎用ユニット化やIC化により、利便性が向上する一方で、高コスト部品の利用や過剰仕様によりコスト増を招いたり、動作の理解不足からトラブル時の対応が困難になっています。

本コースでは、電子回路に使用される基本的な電子部品の特性や取扱い方法など、基礎から習得できます。さらに、電子回路シミュレータを用い、電子回路の動作について理解を深めるとともに、回路図の読解に役立つノウハウを習得できます。これらにより、新製品開発などにおいて、低コスト化や高機能化を推進する技術者の育成を目指します。

- 実施期間 平成30年10月2日(火)～11月13日(火) 計4回
- 実施場所 石川県工業試験場（金沢市鞍月2丁目1番地）
- 定員 10名程度
- 日程と内容 （開講時間は13:30～16:00）

	日 程	内 容
1	10月2日(火)	受動電子部品の基礎およびシミュレータの使い方
2	10月16日(火)	ダイオードやトランジスタなどの基礎および回路の定石について
3	10月30日(火)	オペアンプの仕組みと使いこなし方
4	11月13日(火)	電源ICを題材とした回路図読解のノウハウについて

- 受講料 無料（ノート型パソコンをご持参ください）
- 申込み方法 申込書に必要事項を記入の上、下記の申込み先に郵送で提出ください。
※申込書は[百工塾案内ページ](#)から入手をお願いします。
- 申込み締切 平成30年9月3日(月)
※申し込みが定員を超える場合は、受講申込書の記載内容をもとに選考のうえ受講者を決定し、2週間前までに結果を通知します。
- お申込み・お問い合わせ先

石川県工業試験場 企画指導部 顧客サービス担当（米澤、筒口(どうぐち)）
〒920-8203 金沢市鞍月2丁目1番地 TEL:076-267-8081 / FAX:076-267-8090
E-mail: service@iriii.jp